

الاختصاص : هندسة شبكات السنة: الأولى الفصل : الثاني عدد الساعات : 4 نظري + 2 عملي  
اسم المقرر: بنية وتنظيم الحاسوب:

Main topics :

<b><i>Full and half adder</i></b>	<b>دارة الجامع ونصف الجامع</b>
<b><i>Decoder</i></b>	<b>مفكك ترميز</b>
Architecture Organization Applications	بنيته تصميمه تطبيقات عملية
<b><i>Multiplexer</i></b>	<b>الناخب</b>
Architecture Organization Applications	بنيته تصميمه تطبيقات عملية
<b><i>Register</i></b>	<b>السجلات</b>
General purpose registers Applications	أنواع السجلات العامة تطبيقات عملية
<b><i>Memories</i></b>	<b>الذواكر</b>
Architecture Organization Applications	بنيته تصميمه تطبيقات عملية
<b><i>-Center processing</i></b>	<b>وحدة المعالجة</b>
Architecture Block diagram architecture	بنيته مخطط التعليمات المكروية البسيطة
<b><i>Arithmetic logical unit</i></b>	<b>وحدة الحساب و المنطق</b>
Fetch and execution phase Architecture Application	جلب و تنفيذ تعليمة تصميمه تطبيقات عملية